PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2000-048929

(43)Date of publication of application: 18.02.2000

(51)Int.CI.

H01T 4/12 H01L 27/04 H01L 21/822 H01T 21/00 // HO2H 9/06

(21)Application number: 10-212190

(71)Applicant:

MITSUBISHI MATERIALS CORP

(22)Date of filing:

28.07.1998

(72)Inventor:

TAKOJIMA TAKEHIRO

(54) SURGE ABSORBER AND ITS MANUFACTURE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a surge absorber that has a high response speed and low operation start voltage without generating following current, can absorb a large current, and can be manufactured at low cost with a small number of components and without requiring a lot of processes.

SOLUTION: Two conductive elements 11, 12 used as a pair of terminal electrodes are so bonded as to have a sealed space 15 interposing insulating spacers 14 arranged throughout the peripheries of the conductive elements between them. Conductive linear bodies such as multiple silicon nano-tubes 16c or carbon nanotubes are erected on the surface of the one conductive element 11 facing the sealed space 15. A micro-gap (g) is formed between the tips of the conductive linear bodies and the surface of the other conductive element 12 facing the sealed space 15, and the sealed space 15 is kept in a vacuum.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-48929

(P2000-48929A)

(43)公開日 平成12年2月18日(2000.2.18)

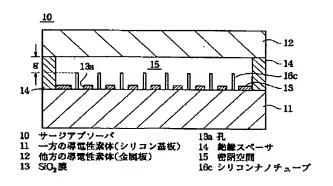
(51) Int.Cl.'	識別記号	FI デーマコート*(参考	
H01T 4/	12	H01T 4/12 F 5F038	
H01L 27/	04	21/00 5 G O 1 3	
21/	822	H 0 2 H 9/06	
HO1T 21/	00	H 0 1 L 27/04 H	
// H02H 9/	06		
		審査請求 未請求 請求項の数6 OL (全 8 頁	
(21)出願番号	特願平10-212190	(71)出願人 000006264	
		三菱マテリアル株式会社	
(22)出願日	平成10年7月28日(1998.7.28)	東京都千代田区大手町1丁目5番1号	
		(72)発明者 蛸島 武広	
		宮城県古川市稲葉字大江向67番地の1	
		(74)代理人 100085372	
		弁理士 須田 正義	
		Fターム(参考) 5F038 BH13 CA16 CD18 DF01 EZ14	
		EZ20	
		5G013 AA16 BA02 DA03	

(54) 【発明の名称】 サージアブソーバ及びその製造方法

(57)【要約】

【課題】 応答速度が速く、続流を生じず、動作開始電 圧が低く、大電流を吸収する。部品点数が少なく、多く の工程を要せず安価に製造できる。

【解決手段】 一対の端子電極となる2つの導電性素体11,12がこれらの導電性素体の全周囲に配置された絶縁スペーサ14を間に挟んで密閉空間15を有するように接着される。この密閉空間15に臨む一方の導電性素体11の表面に複数のシリコンナノチューブ16cやカーボンナノチューブ17cのような導電性線状体が立設される。これらの導電性線状体の先端と密閉空間15に臨む他方の導電性素体12の表面との間にマイクロギャップgが形成され、密閉空間15が真空である。



【特許請求の範囲】

【請求項1】 一対の端子電極となる2つの導電性素体 (11,12)が前記導電性素体(11,12)の全周囲に配置された 絶縁スペーサ(14)を間に挟んで密閉空間(15)を有するよ うに接着され、

前記密閉空間(15)に臨む一方の導電性素体(11)の表面に 複数の電界放出用の導電性線状体(16c,17c)が立設さ

前記導電性線状体(16)の先端と前記密閉空間(15)に臨む 他方の導電性素体(12)の表面との間にマイクロギャップ 10 (g)が形成され、

前記密閉空間(15)が真空であることを特徴とするサージ アブソーバ。

【請求項2】 一方の導電性素体(11)がシリコンからな り、絶縁スペーサ(14)がSiO2、Si3 N4 又はAl2 O 3からなり、他方の導電性素体(12)がCu又はNiから なる請求項1記載のサージアブソーバ。

【請求項3】 導電性線状体がシリコンナノチューブ(1 6c) 又はカーボンナノチューブ(17c) により構成された請 求項1又は2記載のサージアブソーバ。

【請求項4】 シリコンナノチューブ(16c)又はカーボ ンナノチューブ(17c)の先端表面にダイヤモンド成分を 有する膜厚がナノメートルオーダのカーボン膜が形成さ れた請求項3記載のサージアブソーバ。

【請求項5】 一方の導電性素体であるシリコン基板(1 1)の表面の全周囲にSiO2からなる絶縁スペーサ(14) を設ける工程と、

前記シリコン基板(11)の表面にS i O2膜(13)を形成す

前記SiO2膜(13)をエッチングにより局部的に除去し てシリコン基板(11)が露出した複数の孔(13a)を形成す

前記孔内で露出したシリコン基板(11)にAu粒子(16a) を蒸着する工程と、

前記シリコン基板(11)の表面に化学気相成長法でシリコ ンを含む化合物ガスを供給して前記孔内の基板表面に液 状のAu-Si合金球(16b)を形成する工程と、

化学気相成長法で更にシリコンを含む化合物ガスを供給 することにより前記Au-Si合金球(16b)から前記絶 緑スペーサ(14)の高さより短いシリコンナノチューブ(1 40 6c)を成長させる工程と、

前記シリコンナノチューブ(16c)の先端表面にダイヤモ ンド成分を有するカーボン膜を形成する工程と、

真空中で前記絶縁スペーサ(14)上に他方の導電性素体で あるCu又はNiからなる金属板(12)を接着して前記シ リコンナノチューブ(16c)を前記絶縁スペーサ(14)内に 封止する工程とを備えたサージアブソーバの製造方法。

【請求項6】 一方の導電性素体であるシリコン基板(1 1)の表面の全周囲にSiO2からなる絶縁スペーサ(14) を設ける工程と、

前記シリコン基板(11)の表面に複数の島状のNi膜(17 a)、Co膜又はFe膜を形成する工程と、

前記島状のNi膜(17a)、Co膜又はFe膜をエッチン グによりその周囲を除去して基板表面に複数のNi凸部 (17b)、C o 凸部又はF e 凸部を形成する工程と、

化学気相成長法で有機化合物を供給することにより前記 Ni 凸部(17b)、Co 凸部又はFe 凸部から前記絶縁ス ペーサ(14)の高さより短いカーボンナノチューブ(17c) を成長させる工程と、

前記カーボンナノチューブ(17c)の先端表面にダイヤモ ンド成分を有するカーボン膜を形成する工程と、

真空中で前記絶縁スペーサ(14)上に他方の導電性素体で あるCu又はNiからなる金属板(12)を接着して前記カ ーボンナノチューブ(17c)を前記絶縁スペーサ(14)内に 封止する工程とを備えたサージアブソーバの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は誘導雷や誘導サージ に起因した電流やノイズを吸収して電気機器、電子機器 又はこれらの回路を保護するサージアブソーバ及びその 製造方法に関する。更に詳しくはマイクロギャップ式の サージアブソーバ及びその製造方法に関するものであ る。

[0002]

【従来の技術】従来、サージアブソーバとして、バリス タ、シリコンダイオード、放電型のガスチューブアレス タ、マイクロギャップ式サージアブソーバなどが知られ ている。バリスタはZnO等の粒界にBi2O3等を析出 させることにより形成され、この構造により電圧一電流 特性に非直線性を作り出してサージを吸収する。シリコ ンダイオードはpn接合で形成されるダイオード特性を 利用して小さな電流を吸収する。放電型のガスチューブ アレスタはガラス管、セラミック管等の中に間隔をあけ て一対の電極を不活性ガスとともにを封入し、アーク電 流により大きな電流を吸収する。更に放電型のマイクロ ギャップ式サージアブソーバは導電性皮膜で被包した円 柱状のセラミック素体に周方向に数10μmのマイクロ ギャップを形成し、このセラミック素体の両端にキャッ プ電極を冠着し、これらのキャップ電極をそれぞれ一端 にリード線を溶接した一対のスラグで挟持し、セラミッ ク素体を不活性ガスとともにガラス管に封入して形成さ れる (例えば、特開昭55-128283)。このマイ クロギャップ式サージアブソーバでは電圧が印加される と導電性皮膜を通じて強い電界集中をマイクロギャップ に生じることにより初期放電を発生する。この初期放電 時に内部の不活性ガスが電離されて電子と陽イオンを発 生するが、ギャップの間隔が極めて狭いため火花放電遅 れが少ない。電流が少ないときにはギャップと陰極側の キャップ電極間の沿面放電(グロー放電)となり、電流 が大きくなるとキャップ電極とキャップ電極との間の主

放電 (アーク放電) に移行して過電圧を吸収する。 【0003】

【発明が解決しようとする課題】サージアブソーバがバ リスタである場合には、その容量値が大きいため、クロ ック周波数の速い近年のコンピュータではその信号の伝 達を妨げる問題点があった。またシリコンサージアブソ ーバの場合には、吸収できる電流値が小さいために使用 できる範囲が限定される不具合があった。また放電型の ガスチューブアレスタの場合には、放電後の電圧一電流 特性によってインピーダンスがある値以下になると、サ 10 ージやノイズが除去された後でも放電が持続する、いわ ゆる「続流」を起す欠点があった。更に放電型のマイク ロギャップ式サージアブソーバの場合には、一対のキャ ップ電極の間隔が大きいことから上記続流が起きにくい 利点があるが、部品点数が多い上、導電性皮膜の形成、 キャップ電極の冠着、マイクロギャップの形成、ガラス 管の封止などの多くの工程を要する不具合があった。本 発明の目的は、応答速度が速く、続流を生じず、動作開 始電圧が低く、大電流を吸収するサージアブソーバ及び その製造方法を提供することにある。本発明の別の目的 20 は、部品点数が少なく、多くの工程を要せず、安価にサ ージアブソーバを製造する方法を提供することにある。

[0004]

【課題を解決するための手段】請求項1に係る発明は、 図1に示すように一対の端子電極となる2つの導電性素 体11,12がこれらの導電性素体の全周囲に配置され た絶縁スペーサ14を間に挟んで密閉空間15を有する ように接着され、この密閉空間15に臨む一方の導電性 素体11の表面に複数の導電性線状体16cが立設さ れ、これらの導電性線状体16cの先端と密閉空間15 に臨む他方の導電性素体12の表面との間にマイクロギ ャップgが形成され、密閉空間15が真空であることを 特徴とするサージアブソーバ10である。このサージア ブソーバ10は一方向しか電流を流さないダイオード構 造をなす。即ち、使用に際しては導電性素体11を保護 しようとする電子機器の前段の回路に接続し、導電性素 体12を接地側に接続する。導電性素体11,12の間 に異常電圧が印加されると、導電性線状体16 c より導 電性素体12に向けて電界放出現象が起こる。この電界 放出は電子のトンネル現象を利用しているため少なくと 40 も1ナノ秒で応答する。異常電圧がこのサージアブソー バ10の動作開始電圧未満に低下すると、電界放出は停 止し、続流は生じない。

【0005】請求項2に係る発明は、請求項1に係る発明であって、一方の導電性素体11がシリコンからなり、絶縁スペーサ14がSiO2、Si3N4又はAl2O3からなり、他方の導電性素体12がCu又はNiからなるサージアブソーバである。上記材料を用いることにより、容易に本発明のサージアブソーバを製造することができる。

【0006】請求項3に係る発明は、請求項1又は2に係る発明であって、導電性線状体がシリコンナノチューブ16c又はカーボンナノチューブ17cにより構成されたサージアブソーバである。導電性線状体を極く微細なシリコンナノチューブ16c又はカーボンナノチューブ17cで構成し、これを電子放出源とすることにより、極めて小さな電圧で放電し、動作開始電圧を数十V以下にすることができる。

【0007】請求項4に係る発明は、請求項3に係る発明であって、シリコンナノチューブ又はカーボンナノチューブの先端表面にダイヤモンド成分を有する膜厚がナノメートルオーダのカーボン膜が形成されたサージアブソーバである。ダイヤモンドの仕事関数は物質の中で最も小さいため、更に電子が飛出し易くなる。ナノメートルオーダのダイヤモンドはそれぞれ量子化されていて、シリコンナノチューブ又はカーボンナノチューブの先端表面にこれらが存在するため、一種の共鳴状態になり、見掛け上非常に低い仕事関数となる。数値として0.1~0.3eVが得られる。

【0008】請求項5に係る発明は、一方の導電性素体 であるシリコン基板11の表面の全周囲にSiO2から なる絶縁スペーサ14を設ける工程と、このシリコン基 板11の表面にSiO2膜13を形成する工程と、この SiOz膜13をエッチングにより局部的に除去してシ リコン基板11が露出した複数の孔13aを形成する工 程と、孔内で露出したシリコン基板11にAu粒子16 a を蒸着する工程と、シリコン基板11の表面に化学気 相成長法でシリコンを含む化合物ガスを供給して孔内の 基板表面にAu-Si合金球16bを形成する工程と、 化学気相成長法で更にシリコンを含む化合物ガスを供給 することによりAu-Si合金球16bから絶縁スペー サ14の高さより短いシリコンナノチューブ16 cを成 長させる工程と、シリコンナノチューブ16cの先端表 面にダイヤモンド成分を有するカーボン膜を形成するエ 程と、真空中で絶縁スペーサ14上に他方の導電性素体 であるCu又はNiからなる金属板12を接着してシリ コンナノチューブ16 cを絶縁スペーサ14内に封止す る工程とを備えたサージアブソーバの製造方法である。 【0009】請求項6に係る発明は、一方の導電性素体 であるシリコン基板11の表面の全周囲にSiO2から なる絶縁スペーサ14を設ける工程と、このシリコン基 板11の表面に複数の島状のNi膜17a、Co膜又は Fe膜を形成する工程と、これらの島状のNi膜17 a、Co膜又はFe膜をエッチングによりその周囲を除 去して基板表面に複数のNi凸部17b、Co凸部又は Fe 凸部を形成する工程と、化学気相成長法で有機化合 物を供給することによりNi凸部17Ь、Со凸部又は Fe 凸部から絶縁スペーサ14の高さより短いカーボン

ナノチューブ17cを成長させる工程と、このカーボン

ナノチューブ17cの先端表面にダイヤモンド成分を有

するカーボン膜を形成する工程と、真空中で絶縁スペーサ14上に他方の導電性素体であるCu又はNiからなる金属板12を接着してカーボンナノチューブ17cを 絶縁スペーサ14内に封止する工程とを備えたサージアブソーバの製造方法である。請求項4及び5に係る発明では、部品点数を少なくして、低コストでサージアブソーバを製造することができる。

[0010]

【発明の実施の形態】次に本発明の第1の実施の形態を 図面に基づいて詳しく説明する。この実施の形態では、 導電性線状体としてシリコンナノチューブを用いてい る。図1及び図3に示すように、一対の端子電極となる 2つの導電性素体11,12としては、抵抗値が0.0 1~0. 1 Q·cmのシリコン基板、或いはCu又はN i等の電気伝導と熱伝導が良好な金属板が挙げられる。 2つの導電性素体をともにシリコンウェーハにより形成 してもよいし、金属板により形成してもよい。加工のし 易さから導電性線状体が立設する一方の導電性素体には シリコン基板を、他方の導電性素体には金属板又はシリ コン基板を用いることができる。シリコン基板の方が金 属板より平坦度に優れる。これらの導電性素体11,1 2は厚さ10~1000μmの範囲から選ばれる。一対 の端子電極の間に介装される絶縁スペーサ14として は、一方の導電性素体11がシリコン基板であれば絶縁 耐圧が高いSiOzが最適である。このSiOzはシリコ ン基板を陽極酸化又は熱酸化したり、或いは化学気相成 長(以下、CVDという)法により形成することができ る。絶縁スペーサの材質はこのSiO2に限らず絶縁耐 圧が高いSi3N4、Al2O3でもよい。Si3N4は誘電 率が小さいためSiO2に次いで好ましい。SiO2をC 30 VD法で形成する場合には、例えばSiH2Cl2又はS iH4とO2又はNOガスを用い、Si3N4をCVD法で 形成する場合には、例えばSiH2Cl2又はSiH4と NH3ガスを用いて形成する。

【0011】図4(a)~(c)に示すように、この絶 緑スペーサ14はシリコン基板11のシリコンナノチュ ーブを立設する部分をフォトレジストのようなレジスト 材料18で覆っておいて選択的に陽極酸化、熱酸化又は CVD法でSiO2を堆積することにより、厚さO.6 ~12 µmの範囲で形成される。この絶縁スペーサ14 の厚さはシリコンナノチューブ16cの高さと、要求さ れるマイクロギャップg(図1)の大きさにより決めら れる。このマイクロギャップはサージアブソーバに要求 される特性に応じて 0. 1~10 μ m程度の大きさを有 する。絶縁スペーサ14は封止空間を作り出すために、 素体単位でシリコン基板11の全周囲に設けられる。図 4 (d) 及び (e) に示すように、レジスト材料18を 除去して露出したシリコン基板11の表面には基板の熱 酸化又はCVD法により厚さ0.1~1μmのSiO2 膜13を形成し、このSiO2膜13をパターニングし

た後、エッチャントとしてフッ化アンモニウムを用いて

ウエットエッチングし、図3に示すような直径0.1~ 2μmの複数の円孔13aを形成する。

【0012】次に導電性線状体であるシリコンナノチューブの成長機構について説明する。この成長機構は気相 (Vapor phase) 一液相 (Liquid phase) 一固相 (Solid phase) が同時に関与するもので、VLS法とも言われ、シリコンウイスカーにおいて発見された。図2

(a)~(c)及び図4(f)に示すように、円孔13 a 内で露出したシリコン基板11の表面にスパッタリン グなどによりAuを2~10nmの厚さで蒸着する。C VD装置にシリコン基板11を入れ、基板温度を650 ~800℃程度に加熱すると、1つの孔13aに対して 1個のAu粒子16aが生成し、この粒子は溶けてシリ コン基板11と反応してAu-Si合金球16bの液滴 となる。ここでSiH4、SiHCl3、SiH2Cl2又 はSi2H6などのシリコンを含む化合物ガスを供給する と、この液滴の中にシリコンを含む化合物ガスが溶け込 み、シリコンの過飽和な分だけシリコン成分を析出して 液滴の径に近い太さのチューブ16 cを成長させる。円 孔の密度に比例して約2.5×109~6.3×106本 / c m²の密度でシリコンナノチューブがシリコン基板 上に立設する。SiOz膜13上にはシリコンナノチュ ーブは成長せず、孔13a内のみチューブ16cが成長 する。ここでシリコンナノチューブ16cは絶縁スペー サ14の高さより低くなるように短く成長させる。Au の膜厚と孔13aの面積によってAu-Si合金球16 b (液滴)を形成するに必要なAuの量が決まり、この 液滴の大きさによりシリコンナノチューブ16cの太さ (直径)が決まる。シリコンナノチューブ16cは直径 4~400 n m で長さ0. 5~2 μ m の範囲で形成され る。具体的には、Auの膜厚が5nmで孔13aの直径 が2μmの場合には直径が約400nmで長さが約2μ mのチューブが、またAuの膜厚が3nmで孔13aの 直径が 0. 1 μ m の場合には直径が約 2 0 n m で長さが 約1μmのチューブがそれぞれ成長する。

【0013】シリコンナノチューブ16cの成長が終了した段階で、CVD装置の原料ガスをシリコンを含む化合物ガスからベンゼン等の炭化水素系のガスに切換えてシリコンナノチューブ16cの表面にカーボン膜(図示せず)を形成する。このときSiO2膜13上にもカーボン膜は成長するが、このカーボンは炭素原子間でsp²構造をなすため、DCバイアス値を適切に選ぶことでエッチングにより除去することができる。シリコンナノチューブ16c上のカーボン膜は単分子層のSiCを介してSiC膜になる。更に適切なDCバイアス値とH2ラジカルの存在下ではこのSiC膜の上にダイヤモンド成分であるsp³を選択的に成長させたカーボン膜を形成する。このダイヤモンド成分を有するカーボン膜は上記CVD法の代わりに、グラファイトターゲットをスパ

ッタリングすることにより形成してもよい。導電性線状 体16をシリコン基板11に立設した後、真空の雰囲気 下で絶縁スペーサ14の上に他方の導電性素体12であ るCu又はNiなどの金属板を載せ、プラズマ又は水素 イオンを用いて活性化すると、プラズマ活性接合又はイ オン活性接合により絶縁スペーサ14と金属板が接着す る。補助的に絶縁スペーサ14の上面に1~2μmの厚 さで紫外線硬化接着剤を塗布しておき、金属板を載せた 後、紫外線を照射することにより金属板を接着すること もできる。これによりシリコンナノチューブ16 c は絶 10 緑スペーサ14内の真空中に封止される。図1、図3及 び図4では単一のサージアブソーバを示したが、実際に はシリコン基板上に多数のサージアブソーバが作製され るため、最終工程でシリコン基板及び金属板をサージア ブソーバ毎にレーザなどを用いて切断する。本発明のサ ージアブソーバは、たて1~20mm、よこ1~20m m、高さ0.5~2mm程度の寸法を有する。

【0014】次に本発明の第2の実施の形態を図5を参 照して説明する。この実施の形態では、導電性線状体と してカーボンナノチューブを用いている。一方の導電性 20 素体11の上に絶縁スペーサ14を形成する方法は第1 の実施の形態と同様である。図5 (a) ~ (d) に示す ように、露出したシリコン基板11の表面にはNi、C o又はFeをスパッタリングなどにより3~10nmの 厚さで蒸着した後、650~800℃に保ちながら不活 性ガス雰囲気中で熱処理すると、島状のNi膜17a、 Co膜又はFe膜が形成される。次いで島状のNi膜1 7a、Co膜又はFe膜をドライエッチングによりその 周囲を除去して基板表面に複数のNi凸部17b、Co 凸部又はFe凸部を形成した後、CVD法でベンゼンの 30 ような有機化合物を供給することによりNi凸部17 b、Co凸部又はFe凸部からカーボンナノチューブ1 7cを成長させる。ここでNi凸部等に正確なエッジを 付けると、このエッジからナノチューブは基板に対して 垂直に成長する。凸部に形成しない場合には、ナノチュ ーブの成長方向は基板に平行であってしかもランダムで あり、基板に立設しない。このカーボンナノチューブの 長さは、前述したシリコンナノチューブの長さと同様に 決められる。Ni凸部の径が15~60nmのとき、こ のNi凸部の径と同じ直径約15~60nmで長さが約 40 0. 5~1 μ mのカーボンナノチューブが基板に対して 垂直に成長する。Ni 凸部等のの密度に比例して約1. 1×10¹¹~6. 9×10⁹本/c m²の密度でカーボン ナノチューブがシリコン基板上に立設する。このカーボ ンナノチューブのダイヤモンド化及び他方の導電性素体 による真空中の封止は第1の実施の形態と同様であるの で、繰返しての説明を省略する。

[0015]

【実施例】次に本発明の実施例を説明する。

<実施例1>この例では導電性線状体がシリコンナノチ 50

ューブである。先ず結晶方位が(111)の厚さ350 μ mのシリコンウェーハの表面を陽極酸化して厚さ 2 μ mのSiO2からなる絶縁スペーサをウェーハ上に設け た。次いで絶縁スペーサ内部のウェーハ表面に熱酸化に より厚さ $0.1 \mu m O S i O 2$ 膜を形成した。この S iΟ2 膜をエッチングして直径 0. 1 μ mの円形の孔を多 数形成した。次にウェーハ上にAuを3nmの厚さで蒸 着した後、700℃に保ちながら30分間熱処理を行っ た。エッチングにより形成された1つの孔に対して1個 の液状のAu-Si合金球が形成された。このAu-S i合金球にSiH4ガスを30分間吹付けると、シリコ ンがAu-Si合金球に溶け込み、過飽和の分だけシリ コンナノチューブとして成長した。この例では直径約2 0 n m で長さ約1μmのシリコンナノチューブをシリコ ンウェーハに対して垂直に約2.5×10⁹本/cm²の 密度で成長させた。SiH4ガスをベンゼンガスに切換 えることにより、シリコンナノチューブの先端表面にダ イヤモンド成分を有する膜厚がナノメートルオーダのカ ーボン膜を形成した。シリコンナノチューブが立設した シリコンウェーハを真空の雰囲気下におき、絶縁スペー サの上に厚さ500μmのCu板を載せ、プラズマ活性 接合により絶縁スペーサにCu板を接着した。これによ りシリコンナノチューブを絶縁スペーサ内の真空中に封 止した。この接合体を封止単位毎にレーザにより切断し

【0016】<実施例2>この例では導電性線状体がカ ーボンナノチューブである。実施例1と同じシリコンウ ェーハ上に実施例1と同じ絶縁スペーサを設けた後、絶 緑スペーサ内部のウェーハ表面にスパッタリングにより 厚さ5 n mのN i 膜を蒸着した。このN i 膜を形成した シリコンウェーハを700℃に保ちながらHe雰囲気中 で30分間熱処理すると、膜状のNiが多数の島状にな った。この島状のNiを周囲をドライエッチングで選択 的に削って、Ni凸部を形成した。CVD装置にこのシ リコンウェーハを入れ、原料ガスとしてベンゼンガスを 1時間供給することによりカーボンナノチューブを約 1. 1×10¹¹ 本/c m²の密度で成長させた。この例 では直径約15 n mで長さ約1μmのカーボンナノチュ ーブがシリコンウェーハに対して垂直に成長した。以 下、実施例1と同様にCu板を絶縁スペーサに接着し、 カーボンナノチューブを絶縁スペーサ内の真空中に封止 した。このウェーハとCu板の接合体を封止単位毎にレ ーザにより切断してたて3mm、よこ3mm、高さ1m mのサージアブソーバを得た。またこのサージアブソー バのマイクロギャップは1μmであった。

てたて3mm、よこ3mm、高さ1mmのサージアブソ

ーバを得た。またこのサージアブソーバのマイクロギャ

ップは1μmであった。

【0017】<評価>実施例1と実施例2のサージアブ ソーバについて、10kVで500pFのコンデンサに 蓄えられた電荷を500Ωの抵抗を介して印加した時の 10

応答速度、続流の有無、動作開始電圧、及び吸収できる 電流値(電流密度)を測定した。その結果を表1に示 す。

[0018]

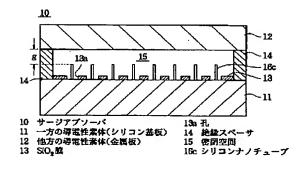
【表1】

	実施例1	実施例 2
応答速度(ナノ秒)	0.9	0.7
続流の有無	なし	なし
動作開始電圧(V)	15~23	5~10
電流密度 (A/cm²)	2.3×10 ⁴	9.9×10°

[0019]

【発明の効果】以上述べたように、本発明のサージアプソーバは、電界放出でサージを吸収することにより、シリコンダイオードと同等かそれ以上の高速で応答する。また電界放出の原理上、しきい値となる電圧以上にならなければ電界放出は起こらず、サージが吸収されて電圧 20がしきい値未満になれば、電界放出は停止し、従来の放電型のガスチューブアレスタと異なり、続流は生じない。シリコンナノチューブやカーボンナノチューブなどの極微細の導電性線状体を電子放出源とするため、10V程度の極めて低い電圧を動作開始電圧とすることができる。本発明のサージアブソーバの吸収できる電流値は、電界放出素子の密度に比例するので、自己組織化の

【図1】



手法を用いて電界放出素子を $10^9 \sim 10^{12}$ 本/c m 2 の 密度で形成すれば、従来の放電型のサージアブソーバと 同等の $10^4 \sim 10^6$ A/c m 2 の電流密度が得られる。 更に本発明のサージアブソーバは、部品点数が少なく、 安価に製造できる利点もある。

10

【図面の簡単な説明】

【図1】第1の実施の形態に係るサージアブソーバの断面構成図。

【図2】シリコンナノチューブの成長機構を示す断面 図。

【図3】第1の実施の形態に係るサージアブソーバの斜 視図。

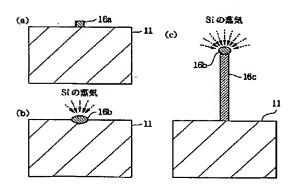
【図4】第1の実施の形態に係るサージアブソーバを製造するまでの断面図。

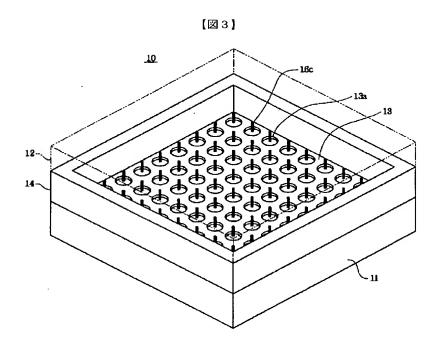
【図5】第2の実施の形態に係るサージアブソーバを製造するまでの断面図。

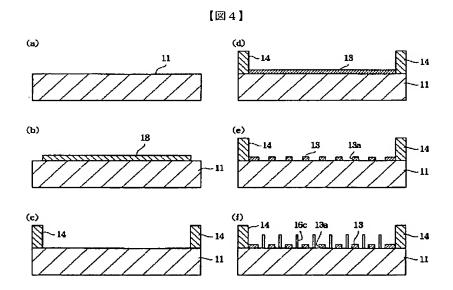
【符号の説明】

- 10 サージアブソーバ
- 11 一方の導電性素体(シリコン基板)
- 12 他方の導電性素体(金属板)
- 13 SiO2膜
- 13a 孔
- 14 絶縁スペーサ
- 15 密閉空間
- 16c シリコンナノチューブ
- 17c カーボンナノチューブ

【図2】







【図5】

